1. Describe the input fields of each pipeline register(10%)

IF/ID:輸入為IF stage會用到64 bits

ID/EX:輸入為ID stage會用到191 bits

EX/MEM:輸入為EX stage會用到107 bits

MEM/WB:輸入為MEM stage會用到71bits

1. Explain your control signals in the sixth cycle(both test data test\_1.txt

and test\_2.txt are needed)(10%)

test\_1：

在第6個cycle的時候ID stage是執行txt檔中第五條指令

Rtype Function為101111的指令也就是OR，並符合OR指令的控制訊號。

test\_2 :

同理可得，Opcode為101000，執行SW指令，並符合SW指令的控制訊號。

